



产品说明书

产品名称: E3.S CLB 高速测试夹具

APPELLATION: E3.S CLB Fixture

产品型号 (MODEL) : DSC08M2302

版本号: V1.0



目 录

1. 应用场景.....	3
2. 主要特点.....	3
3. 产品描述.....	3
4. 产品设计.....	4
5. 产品测试.....	6

1. 应用场景

支持 E3.S 接口基板 (PCIE 信号) 测试。

2. 主要特点

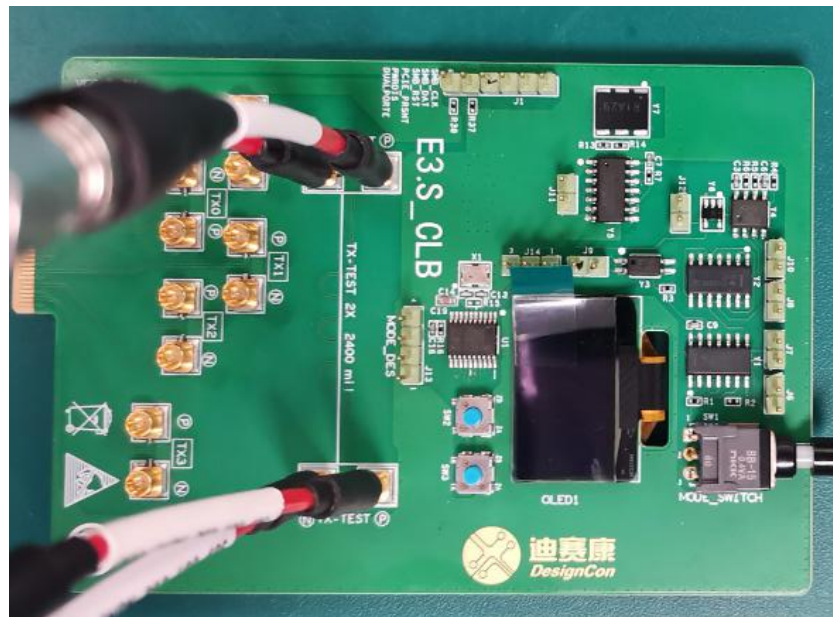
- 阻抗一致性优越, 差分阻抗 $85\Omega \pm 5\%$ 。
- 极低的插入损耗。
- 各通道 skew 差异小于 $\pm 2\text{ps}$ 。
- SI 性能优化至 32Gbps, 符合 PCIE5.0 协议。
- 高性能 SMP 连接器, 最大带宽支持到 60Ghz。
- 自动码型切换, 测试码型实时显示。

3. 产品描述

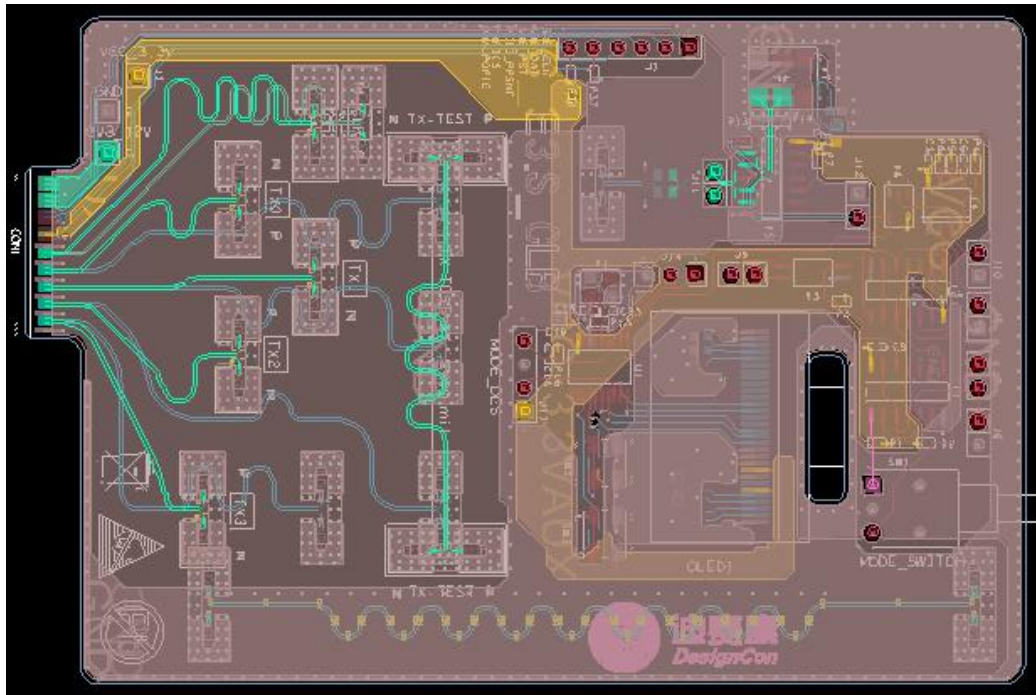
迪赛康 E3.S CLB(Compliance Load Board)测试夹具采用标准 SFF-TA-1002 金手指接口, 支持 PCIE1.0~5.0 数据测试。单板采用 SMP 高速连接器与仪器连接, 并支持 PCIE1.0~5.0 的多种码型切换和码型显示。单块板卡机械尺寸为 100mm*70mm。

4. 产品设计

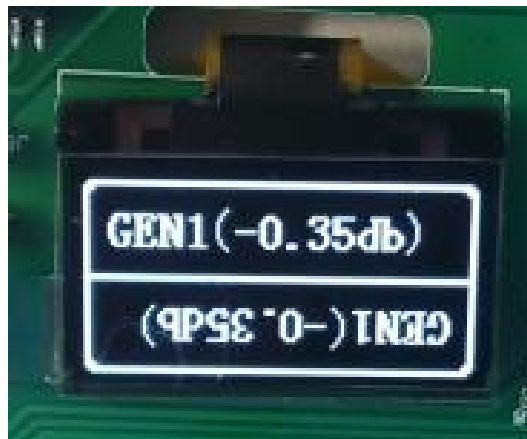
E3.S CLB 测试单板主要用来测试系统的主板，边缘分别是 X1, X4 的金手指，主要是插在主板对应槽位的 PCIE 插槽上，从测试仪器通道引出的 SMP 线缆接至 CLB 上的对应测试点。



E3.S CLB 单板全部走微带线，无打孔，阻抗设计控制差分 85 欧姆，包含 1 倍和 2 倍校准线。采用高速 SMP 接头与仪器连接（最大带宽支持 60GHz）。



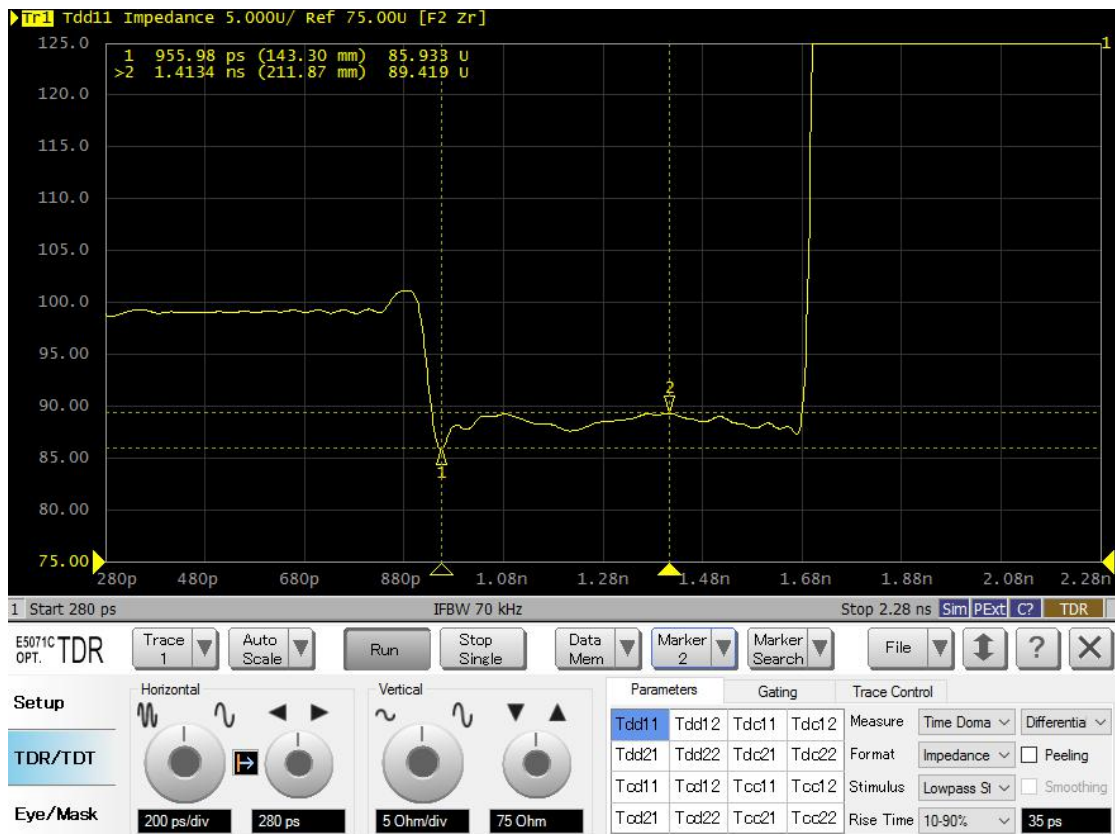
CLB 单板可以在测试中通过按钮自动切换码型，支持从 PCIe1.0 到 5.0 的多种码型切换，还可以调整和随时复位码型，双方向对称显示。调整按钮不会对时钟进行促发，只会改变码型显示，方便调试。



5. 产品测试

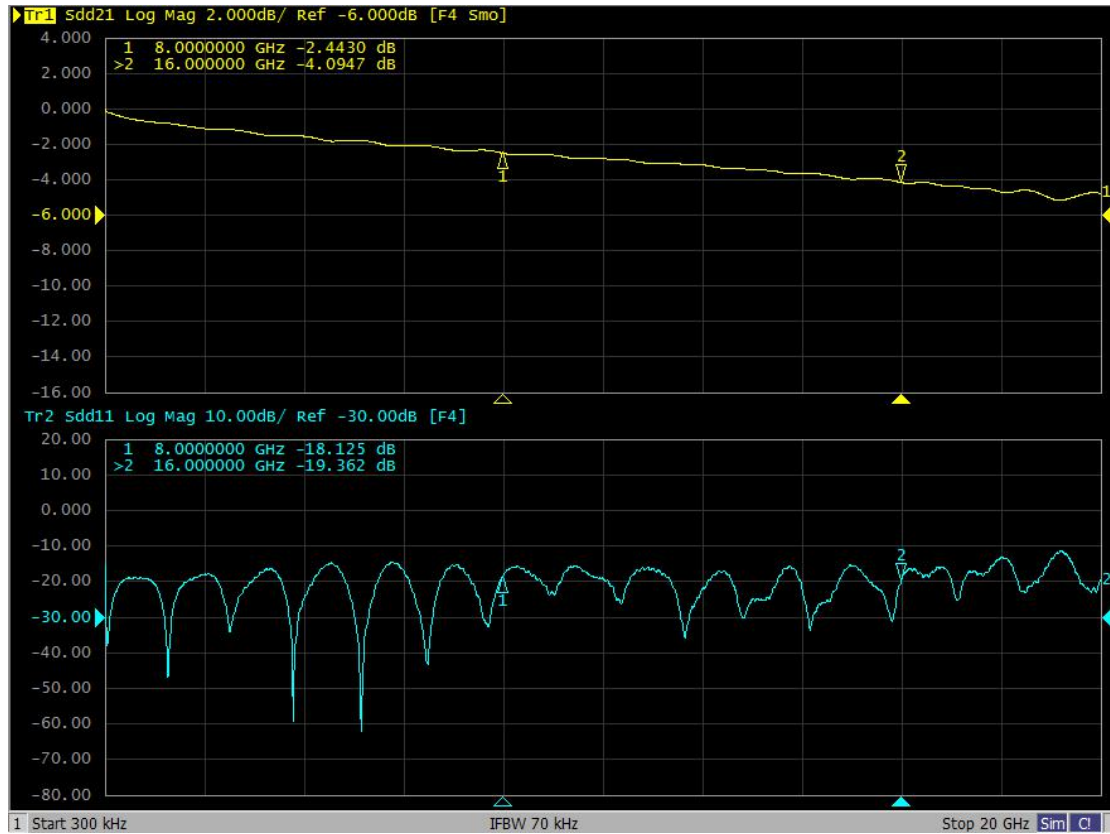
测试仪器：KEYSIGHT 网络分析仪 E5071C (300kHz—20GHz)

通过同轴线缆和 SMP 转接线连接单板校准线，测试单板实际差分阻抗

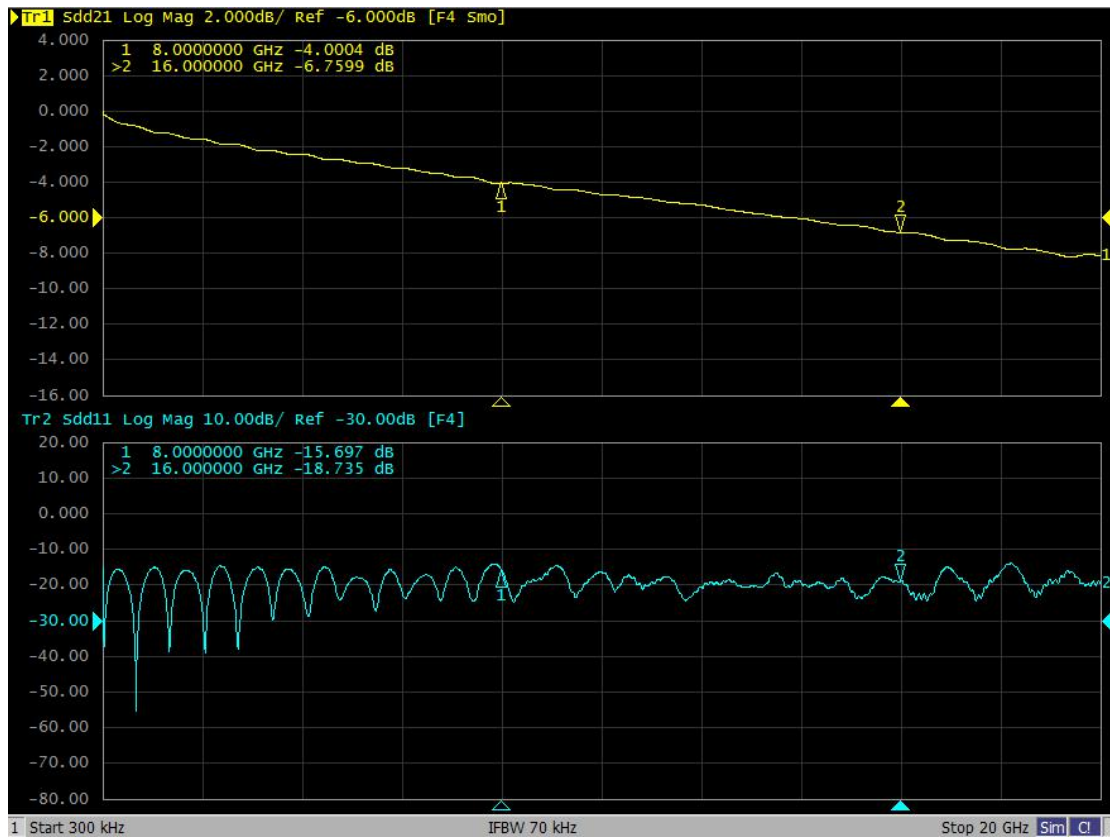


经网络分析仪测试，单板 PCIE 信号线差分阻抗均控制在 $85\Omega \pm 5\%$

通过同轴电缆和 SMP 转接线连接单板校准线，测试单板插入损耗和回波损耗。



这是单倍 TX 线长的插入损耗,大概是-4.1db, 因为要减去测试线缆的损耗 1.1db, 所以总损耗是-3.0db (16Ghz)。



这是单倍 RX 线长的插入损耗,大概是-6.8db, 因为要减去测试线缆的损耗 1.1db, 所以总损耗是-5.7db (16Ghz) 。